

МИНОБРНАУКИ РОССИИ

Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Чувашский государственный университет имени И.Н.Ульянова»

Факультет информатики и вычислительной техники

Кафедра автоматизации и управления в технических системах

«УТВЕРЖДАЮ»
Проректор по учебной работе

И.Е. Поверинов

«31» августа 2017 г.



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
«МИКРОПРОЦЕССОРНЫЕ СИСТЕМЫ»

Направление подготовки (специальность) 09.03.04 «Программная инженерия»
Квалификация (степень) выпускника Бакалавр
Профиль (направленность) *Управление разработкой программных проектов*
Прикладной бакалавриат

Чебоксары - 2017

Рабочая программа основана на требованиях Федерального государственного образовательного стандарта высшего образования по направлению подготовки 09.03.04 «Программная инженерия», утвержденного приказом Министерства образования и науки Российской Федерации № 229 от 12.03.2015 г.

СОСТАВИТЕЛЬ (СОСТАВИТЕЛИ):

профессор, д.т.н.



Г.П. Охоткин

ОБСУЖДЕНО:

на заседании кафедры автоматки и управления в технических системах «30» августа 2017 г., протокол № 1

заведующий кафедрой

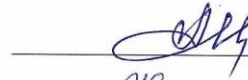


Г.П. Охоткин

СОГЛАСОВАНО:

Методическая комиссия факультета информатики и вычислительной техники «30» августа 2017 г., протокол № 1

Декан факультета



А.В. Щипцова

Директор научной библиотеки



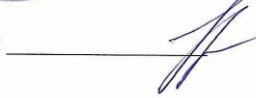
Н. Д. Никитина

Начальник управления информатизации



И. П. Пивоваров

Начальник учебно-методического управления



В. И. Маколов

1. Цель и задачи обучения по дисциплине

Цель дисциплины - изучение возможностей и основных принципов построения микропроцессорных (микроконтроллерных) технических и программных средств систем управления. Выработка представлений об особенностях архитектуры, программного обеспечения, организации памяти и ввода-вывода микропроцессорных средств. Развитие навыков квалифицированного подхода к использованию микропроцессорной техники в системах управления;

Задачи дисциплины:

- формирование представления о возможностях микропроцессорных средств и особенностях их применения в различных областях техники.
- формирование умения анализировать и интерпретировать информацию об аппаратных и программных средствах микропроцессорной техники, выполнять выбор необходимых средств для решения поставленных задач;
- изучение и анализ архитектуры семейств микроконтроллеров, тенденций их развития;
- овладение приемами и методами программирования современных микропроцессорных средств.

2. Место дисциплины в структуре основной образовательной программы (ООП)

Блок учебного плана, к которому относится данная дисциплина: Дисциплины (модули) (вариативная часть).

Изучение дисциплины «Микропроцессорные системы» основывается на базе знаний, умений и владений, полученных обучающимися в ходе освоения дисциплин: Дискретная математика; Основы электротехники и микроэлектроники; Организация ЭВМ и систем.

Дисциплина «Микропроцессорные системы» является теоретическим и практическим основанием для успешного изучения последующих дисциплин и практик учебного плана.

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ООП

Процесс обучения по дисциплине направлен на формирование следующих компетенций:

общепрофессиональных (ОПК):

- владением архитектурой электронных вычислительных машин и систем (ОПК-2).

профессиональных (ПК), соответствующими видам профессиональной деятельности, на которые ориентирована ООП:

- владением навыками использования различных технологий разработки программного обеспечения (ПК-3).

В результате обучения по дисциплине, обучающийся должен (ЗУН):

знать:

- 31 - основные задачи, решаемые микропроцессорными средствами автоматизации;
- 32 - технологии применения микропроцессоров (микроконтроллеров) в системах управления техническими объектами и технологическими процессами;
- 33 - принципы построения микропроцессорных и микроконтроллерных БИС, устройств и систем на их базе;
- 34 - основные характеристики микроконтроллеров семейства MCS-51 и других семейств;

35 - этапы проектирования микропроцессорных (микроконтроллерных) систем..

уметь:

У1 - проектировать аппаратные и программные средства микропроцессорных (микроконтроллерных) систем;

У2 - отлаживать и эксплуатировать системы управления на основе микропроцессоров (микроконтроллеров),

владеть навыками:

Н1 - постановки задачи по проектированию конкретного устройства, разработки структурных и функциональных схем проектируемого устройства;

Н2 - выбора микроконтроллера и разработки принципиальной схемы проектируемого устройства;

Н3 - разработки блок-схемы или Р-схемы алгоритма для прикладной программы проектируемого устройства;

Н4 - выбора тестов для проверки разработанного алгоритма;

Н5 - программирования (кодирования) алгоритма на языке ассемблера или СИ;

Н6 - отладки программы с использованием доступных инструментальных средств отладки

4. Структура и содержание дисциплины

Образовательная деятельность по дисциплине проводится:

– в форме контактной работы обучающихся с педагогическими работниками организации и (или) лицами, привлекаемыми организацией к реализации образовательных программ на иных условиях (далее – контактная работа);

– в форме самостоятельной работы.

Контактная работа включает в себя занятия лекционного типа, занятия семинарского типа (лабораторные работы), групповые и (или) индивидуальные консультации, в том числе в электронной информационно-образовательной среде.

Обозначения:

Л – лекции, л/р – лабораторные работы, п/р – практические занятия, КСР – контроль самостоятельной работы, СРС – самостоятельная работа студента, ИФР – интерактивная форма работы, К – контроль.

4.1. Содержание дисциплины

Содержание	Формируемые компетенции	Формируемые ЗУН
Раздел 1. Технические возможности и области применения микропроцессорных средств и систем.	ОПК-2, ПК-3.	31, 32, 33
Раздел 2. Организация микропроцессоров, микроЭВМ (микроконтроллеров)	ОПК-2, ПК-3.	31, 32, 33
Раздел 3. Система ввода-вывода	ОПК-2, ПК-3	31, 32, 33
Раздел 4. Запоминающие устройства	ОПК-2, ПК-3	31, 32, 33
Раздел 5. Введение в программирование микроконтроллеров	ОПК-2, ПК-3	31, 32, 33, У1, У2, Н5

Раздел 6. Семейство микроконтроллеров MCS-51	ОПК-2, ПК-3	31, 32, 33,34, У1, У2
Раздел 7. Этапы проектирования микроконтроллерных систем управления	ОПК-2, ПК-3	35, У1, У2, Н1, Н2, Н3, Н4, Н5, Н6
Раздел 8. Тенденции развития микроконтроллеров.	ОПК-2, ПК-3	31, 32, 33, 34
Экзамен	ОПК-2, ПК-3	31, 32, 33, 34, 35, У1, У2, Н1, Н2, Н3, Н4, Н5, Н6.

4.2. Объем дисциплины, виды учебной работы обучающихся по очной форме обучения

Содержание	Всего, час	Контактная работа, час				СРС, час	ИФР, час	К, час
		Л	л/р	п/р	КСР			
Раздел 1. Технические возможности и области применения микропроцессорных средств и систем.								
1.1. Основные понятия и определения	1	1						
1.2. Характеристики микропроцессоров (микроконтроллеров)	1	1						
1.3 Области применения микропроцессорных средств и систем	5	1	4				4	
Раздел 2. Организация микропроцессоров, микроЭВМ (микроконтроллеров)								
2.1. Структура микроЭВМ,(микроконтроллера).	11	1				10		
2.2. Структурная схема микропроцессора.	2	2						
2.3. Система команд микропроцессора (микроконтроллера).	11	2	4			5	4	
2.4. Режимы адресации микропроцессора (микроконтроллера).	6	1				5		
Раздел 3. Система ввода-вывода								
3.1. Программный ввод-вывод.	11	1				10		
3.2. Ввод-вывод в режиме прерываний.	5	1	4				4	
3.3. Ввод-вывод с прямым доступом к памяти	1	1						
Раздел 4. Запоминающие устройства								
4.1. Оперативные запоминающие устройства.	7	2				5		
4.2. Постоянные запоминающие устройства.	8	1	4			3	4	
Раздел 5. Введение в программирование микроконтроллеров								
5.1. Программное обеспечение микроконтроллеров.	4	1				3		
5.2. Средства отладки.	5	2				3		
Раздел 6. Семейство микроконтроллеров MCS-51								
6.1. Архитектура MCS-51.	10	2	4			4	4	
6.2. Встроенные периферийные устройства MCS-51.	7	2				5		
Раздел 7. Этапы проектирования микроконтроллерных систем управления								
7.1. Постановка задачи, разработка аппаратных средств.	11	2	4			5	4	

7.2. Разработка программного обеспечения.	7	2				5		
7.3. Отладка и тестирование программ.	10	2	4			4	4	
Раздел 8. Тенденции развития микроконтроллеров.								
8.1. Развитие платформы 8051.	5	1				4		
8.2. 8-битные микроконтроллеры других платформ.	4	1				3		
8.3. 16-битные микроконтроллеры MSP430 фирмы Texas Instruments.	10	1	4			5	4	
8.4. Архитектура ARM.	9	1				8		
Экзамен	29					2		27
Итого	180	32	32			2	87	32
Итого, з.е.	5							

5. Содержание разделов дисциплины

5.1. Лекции

Раздел 1. Технические возможности и области применения микропроцессоров, микроЭВМ, микроконтроллеров.

Тема 1.1. Основные понятия и определения

Основная функция ЭВМ, микроЭВМ, микропроцессор (МП), микропроцессорная БИС, однокристалльная микроЭВМ, микропроцессорные средства, контроллер, однокристалльный микроконтроллер (МК), мультипроцессорная (мультимикроконтроллерная) система.

Тема 1.2. Характеристики микропроцессоров (микроконтроллеров)

Мощность микропроцессора, MIPS, MFLOPS. Схемотехнологическая реализация БИС микропроцессоров и микроконтроллеров. Зависимость потребления микроконтроллера от тактовой частоты.

Тема 1.3. Области применения микроконтроллеров

Структура микроконтроллерной системы управления, Оценка требуемого быстродействия, исходя из теоремы Котельникова (Найквиста). Встроенные системы контроля и управления. Программируемые логические контроллеры (ПЛК). Достоинства и недостатки применения "гибкой" логики вместо "жесткой" логической схемы, Архитектуры систем управления: децентрализованная, централизованная, иерархическая, распределенные системы, распределенные системы параллельных вычислений. Цифровые процессоры обработки сигналов, ПЛИС, система на кристалле. Эволюция микропроцессорных (микроконтроллерных) устройств.

Раздел 2. Организация микропроцессоров, микроЭВМ (микроконтроллеров)

Тема 2.1 Структура микроЭВМ, (микроконтроллера).

Понятия структуры и архитектуры микроЭВМ. Структурная схема микроЭВМ. Гарвардская и Фон-Неймановская архитектуры. Интерфейсы микроЭВМ (внутриплатный, системный, УВВ). Структурная схема однокристалльного микроконтроллера.

Тема 2.2. Структурная схема микропроцессора.

Структурная схема микропроцессора. АЛУ, регистр состояния, флаги, аккумулятор, счетчик команд, РОНЫ, стек, указатель стека, регистр команд, схемы управления и синхронизации. Микропрограммный и аппаратный принципы устройства управления. CISC и RISC архитектуры, достоинства и недостатки. Интерфейс микропроцессора: шины адреса и данных, сигналы управления, временные диаграммы циклов записи и чтения. Архитектурные методы повышения производительности МП

Тема 2.3. Система команд микропроцессора (микроконтроллера)

Система команд микропроцессора. Формат команды. Классификация команд по их функциональному назначению. Команды пересылки данных. Команды операций со сте-

ком. Логические и арифметические операции. Команды инкрементации и декрементации. Команды операций сдвига. Команды условного перехода. Команды безусловной передачи управления. Команды битовых операций. Команды ввода-вывода, команды управления.

Тема 2.4. Режимы адресации микроконтроллера

Принципы адресации микропроцессора. Прямая (абсолютная), страничная, сегментная адресация. Регистровая, регистровая косвенная, непосредственная адресация, индексная.

Раздел 3. Система ввода-вывода.

Тема 3.1. Программный ввод-вывод.

Определение ввода-вывода. Общая программная модель УВВ. Изолированный ввод-вывод и ввод-вывод, отображенный на память. Команды ввода-вывода. Назначение адресов регистров ВВ, драйверы ВВ. Безусловная и условная передача данных. Интерпретация флажка READY для устройства ввода и вывода.

Тема 3.2. Ввод-вывод в режиме прерываний

Ввод-вывод в режиме прерываний. Реакция процессора на прерывания. Контекстное переключение процессора, идентификация прерывающего устройства. Одноуровневая и многоуровневая система прерываний. Внутренние сигналы прерываний. Сравнение алгоритмов подпрограмм ввода-вывода: с опросом флажков готовности, ввод-вывод по прерыванию. Интерфейсные контроллеры, таймеры, контроллеры прерываний.

Тема 3.3. Ввод-вывод с прямым доступом к памяти

Ввод-вывод с прямым доступом к памяти - ПДП (DMA). Режимы ПДП: идентификации состояния памяти, с пропуском тактов, с простой организацией, контроллеры прямого доступа к памяти.

Раздел 4. Запоминающие устройства.

Тема 4.1. Оперативные запоминающие устройства

Запоминающие устройства - адресные и ассоциативные, с произвольным и последовательным доступом. ОЗУ энергозависимые и энергонезависимые. Статические и динамические ОЗУ, достоинства и недостатки. Интерфейс статического ОЗУ. Особенности интерфейса динамического ОЗУ. Способы регенерации динамического ОЗУ. Статические параметры БИС ЗУ. Динамические параметры БИС ЗУ. Временные диаграммы циклов записи и чтения статического ОЗУ.

Тема 4.2. Постоянные запоминающие устройства.

Постоянные ЗУ. Типы ПЗУ, принципы работы, достоинства и недостатки: с масочным программированием (ROM), однократного электрического программирования (PROM), с ультрафиолетовым стиранием и электрической записью (EPROM), с электрическим стиранием и электрической записью (EEPROM). FLASH-ROM. Архитектуры NOR, NAND. Принципы работы, достоинства и недостатки: FRAM (Ferroelectric RAM), MRAM (Magnetoresistive Random Access Memory). Перспективные виды ПЗУ. Организация памяти микроконтроллера.

Раздел 5. Введение в программирование микроконтроллеров.

Тема 5.1. Программное обеспечение микроконтроллеров

Системное и прикладное программное обеспечение микроконтроллеров, кросс-компьютерные программы. Машинный язык, язык ассемблера, языки высокого уровня, рекомендации по использованию. Системы реального времени. Каскадная и спиральная модели жизненного цикла разработки системы.

Тема 5.2. Средства отладки.

Методы разрыва хода естественного исполнения команд процессора: метод вставки, метод моделирования, аппаратный режим покомандного исполнения. Инструментальные средства разработки и отладки для микроконтроллеров: внутрисхемные эмуля-

торы, интегрированная среда разработки, симуляторы, отладочные мониторы, эмуляторы ПЗУ, платы развития, внутрисхемная отладка через интерфейсы JTAG, DebugWIRE, Spy-Bi-Wire. Принципы имитации внешней среды при отладке. Начальный и текущий контроль и диагностика микроконтроллерных устройств

Раздел 6. Семейство микроконтроллеров MCS-51.

Тема 6.1. Архитектура MCS-51

Аккумулятор. Указатель стека. Регистр состояния программы. Адресное пространство памяти команд и памяти данных. Счетчик команд. Система команд. Способы адресации операндов. Система прерываний. Источники прерываний. Регистры разрешения и установки уровня приоритета прерываний. Обработка запроса прерывания. Сброс микросхемы. Режимы уменьшенного энергопотребления.

Тема 6.2. Встроенные периферийные устройства MCS-51

Порты. Альтернативные функции портов. Логическая схема одного разряда порта. Расширение памяти команд, данных и ввода-вывода. Особенности отработки команд MOVX.

Блок таймеров-счетчиков. Регистры блока таймеров-счетчиков. Логика входов таймеров-счетчиков. Режимы 0, 1, 2 таймера-счетчика. Особенности 3-го режима работы таймера-счетчика.

Блок последовательного интерфейса. Регистры блока ПИ. Режим (0) синхронной передачи. Асинхронный режим (1) с 10-битным форматом. Мажоритарный принцип опроса бита. Режимы 2 и 3. Использование режима 2 или 3 для организации мультимикроконтроллерной системы.

Раздел 7. Этапы проектирования микроконтроллерных систем управления.

Тема 7.1. Постановка задачи, разработка аппаратных средств

Постановка задачи. Особенности работы с заказчиком. Структура описания задачи. Формулировка содержательно-концептуального алгоритма отдельного блока задачи.

Выбор и разработка аппаратных средств. Рациональное распределение функций системы управления между аппаратными и программными средствами. Некоторые особенности изображения функциональных и принципиальных схем.

Тема 7.2 Разработка программного обеспечения

Разработка функциональной схемы алгоритма. Требования к модулям. Описание переменных. Блок-схемы алгоритмов. Р-технология программирования. Кодирование алгоритма. Последовательность кодирования (шаблон).

Тема 7.3 Отладка и тестирование программ

Стадии тестирования: обнаружение ошибок, диагностика и локализация ошибок, контрольное тестирование. Точка обнаружения и точка происхождения ошибки. Стратегии тестирования: снизу-вверх, сверху-вниз. Требования к тестовым данным. Дымовой тест. Испытания ветвей. Типы тестовых данных: создаваемые программистом, реальные модифицированные и реальные в полном объеме. Этапы тестирования: в нормальных условиях, в экстремальных условиях, за пределами допустимой области изменений. Учет дополнительных источников ошибок. Пример тестирования.

Раздел 8. Тенденции развития микроконтроллеров.

Тема 8.1. Развитие платформы 8051

Развитие фирмой Intel семейства MCS-51 (MCS-52, MCS-251, MCS-151). Основные характеристики и дополнительные возможности микроконтроллеров платформы 8051, выпускаемых производителями клонов: семейство AT89 фирмы Atmel; семейство C8051Fxxx фирмы Silicon Labs; системы на кристалле (CSoC) фирмы Triscend, семейство ADUCxxx фирмы Analog Devises, семейства C500 и C800 фирмы Infineon.

Тема 8.2. 8-битные микроконтроллеры других платформ

Платформы: AVR (AT90, ATtiny, ATmega), PICmicro фирмы Microchip; микроконтроллеры фирмы Motorola;

Тема 8.3. 16-битные микроконтроллеры MSP430 фирмы Texas Instruments.

Архитектура микроконтроллера MSP430. Гибкая система синхронизации. Интегрированная периферия. Принципы снижения энергопотребления приложений. Эволюция развития семейств MSP430. Система обозначений микроконтроллеров MSP430. Аппаратные средства разработки. Программные средства разработки.

Тема 8.4. Архитектура ARM

Архитектура ARM, [Отличия ARM и x86](#). Семейства процессоров ARM: ARM7, ARM9, ARM11, Cortex A, Cortex M.

5.2. Лабораторные работы

Лабораторная работа №1. Системы счисления и двоичная арифметика (автоматизированный зачет)

Лабораторная работа №2. Анализ аппаратных и программных средств автомата освещения на базе микроконтроллера MCS-51.

Лабораторная работа №3. Поиск неисправностей в аппаратной части и ошибок в программе автомата освещения (автоматизированный зачет)

Лабораторная работа №4. Освоение технологии программирования на языке ассемблера MCS-51 (на примере подпрограмм обработки массивов)

Лабораторная работа №5. Освоение инструментальной системы Keil μ Vision и отладка ассемблерных программ на симуляторе

Лабораторная работа №6. Программирование на языке ассемблера MCS-51 программ обработки внешних прерываний и реализации временных функций с отладкой на симуляторе инструментальной системы Keil μ Vision, с отображением получаемых временных диаграмм на симуляторе осциллографа

5.3. Вопросы для самостоятельной работы студента в соответствии с содержанием разделов

Самостоятельное изучение учебных вопросов:

1. Постоянные запоминающие устройства.
2. Новые ЗУ.
3. Программное обеспечение микроконтроллерных систем.
4. Программируемые логические контроллеры.
5. Инструментальные средства отладки микроконтроллерных систем.
6. Система команд микроконтроллера MCS-51
7. Микроконтроллер MCS-251
8. Микроконтроллеры AVR
9. Семейство микроконтроллеров MSP430

6. Образовательные технологии

В соответствии со структурой образовательного процесса по дисциплине применяются следующие технологии:

- диагностики;
- целеполагания;
- управления процессом освоения учебной информации;
- применения знаний на практике, поиска новой учебной информации;
- организации совместной и самостоятельной деятельности обучающихся (учебно-познавательной, научно-исследовательской, частично-поисковой, репродуктивной, творческой и пр.);

– контроля качества и оценивания результатов образовательной деятельности (технология оценивания качества знаний, рейтинговая технология оценки знаний и др.)

В соответствии с требованиями ФГОС ВО для реализации компетентного подхода при обучении дисциплине предусмотрено широкое использование в учебном процессе активных и интерактивных методов проведения занятий:

При обучении дисциплине применяются следующие формы занятий:

- лекции, направленные на получение новых и углубление научно-теоретических знаний, в том числе вводная лекция, информационная лекция, обзорная лекция, лекция-консультация, проблемная лекция, лекции-дискуссии, лекции-беседы и др.;
- лабораторные занятия, проводимые под руководством преподавателя в учебной лаборатории с использованием компьютеров и учебного оборудования, направленные на закрепление и получение новых умений и навыков, применение знаний и умений, полученных на теоретических занятиях, при решении практических задач и др.

Все занятия обеспечены мультимедийными средствами (проектор, экран) для повышения качества восприятия изучаемого материала. В образовательном процессе широко используются информационно-коммуникационные технологии.

Самостоятельная работа студентов – это планируемая работа студентов, выполняемая по заданию при методическом руководстве преподавателя, но без его непосредственного участия. Формы самостоятельной работы студентов определяются содержанием учебной дисциплины, степенью подготовленности студентов. Они могут иметь учебный или учебно-исследовательский характер: анализ, аннотирование и конспектирование литературы по теме, подготовка к лабораторным работам.

Формами контроля самостоятельной работы выступают оценивание устного выступления студента на экзамене, его доклада; собеседование, в том числе коллоквиум; проверка письменных отчетов по результатам выполненных заданий и лабораторных работ. Результаты самостоятельной работы учитываются при оценке знаний на экзамене.

7. Формы аттестации и оценочные материалы

Текущий контроль предназначен для проверки хода и качества усвоения учебного материала, стимулирования учебной работы обучающихся и совершенствования методики проведения занятий. Он проводится в ходе всех видов занятий в форме, избранной преподавателем.

Промежуточная аттестация имеет целью определить степень достижения учебных целей по учебной дисциплине и проводится в форме экзамена. Принимается экзамен преподавателями, читающими лекции по данной учебной дисциплине в соответствии с перечнем основных вопросов, выносимых для контроля знаний обучающихся:

7.1. Вопросы к экзамену

1. Мощность микропроцессора, MIPS, MFLOPS. Схемотехнологическая реализация БИС микропроцессоров и микроконтроллеров. Зависимость потребления микроконтроллера от тактовой частоты.
2. Оценка требуемого быстродействия микроконтроллера, исходя из теоремы Котельникова (Найквиста).
3. Структурная схема микроЭВМ. Гарвардская и Фон-Неймановская архитектуры. Интерфейсы микроЭВМ (внутриплатный, системный, УВВ). Структурная схема однокристалльного микроконтроллера.
4. Структурная схема микропроцессора. Микропрограммный и аппаратный принципы устройства управления. CISC и RISC архитектуры, достоинства и недостатки.
5. Система команд микропроцессора. Формат команды. Классификация команд по их функциональному назначению.
6. Принципы адресации микропроцессора. Прямая (абсолютная), страничная. Регистровая, регистровая косвенная, непосредственная адресация.

7. Общая программная модель УВВ. Изолированный ввод-вывод и ввод-вывод, отображенный на память. Безусловная и условная передача данных. Интерпретация флажка READY для устройства ввода и вывода.
8. Ввод-вывод в режиме прерываний. Реакция процессора на прерывания. Контекстное переключение процессора. Одноуровневая и многоуровневая система прерываний. Сравнение алгоритмов подпрограмм ввода-вывода: с опросом флажков готовности, ввод-вывод по прерыванию.
9. Ввод-вывод с прямым доступом к памяти - ПДП (DMA). Режимы ПДП: идентификации состояния памяти, с пропуском тактов, с простой организацией.
10. Статические и динамические ОЗУ, достоинства и недостатки. Интерфейс статического ОЗУ. Особенности интерфейса динамического ОЗУ.
11. Типы ПЗУ (ROM, PROM, EPROM, EEPROM, FLASH-ROM, FRAM). Организация памяти микроконтроллера.
12. Статические параметры БИС ЗУ. Динамические параметры БИС ЗУ. Временные диаграммы циклов записи и чтения статического ОЗУ.
13. Системное и прикладное программное обеспечение микроконтроллеров, кросс-компьютерные программы. Машинный язык, язык ассемблера, языки высокого уровня, рекомендации по использованию. Системы реального времени.
14. Состав MCS-51. Аккумулятор. Указатель стека. Регистр состояния программы.
15. MCS-51. Адресное пространство памяти команд и памяти данных. Счетчик команд.
16. MCS-51. Способы адресации операндов.
17. Система команд MCS-51. Арифметические и логические команды с байтовыми переменными. Команды пересылки данных.
18. Система команд MCS-51. Команды ветвления и передачи управления. Команды битового процессора.
19. MCS-51. Порты. Альтернативные функции портов. Логическая схема одного разряда порта. Расширение памяти команд, данных и ввода-вывода. Особенности обработки команд MOVX.
20. MCS-51. Блок таймеров-счетчиков. Регистры блока T/C. Логика входов таймеров-счетчиков.
21. MCS-51. Режимы 0, 1, 2 таймера-счетчика.
22. MCS-51. Особенности 3-го режима работы таймера-счетчика.
23. MCS-51. Блок последовательного интерфейса. Регистры блока ПИ. Режим (0) синхронной передачи.
24. MCS-51. Блок последовательного интерфейса. Асинхронный режим (1) с 10-битным форматом. Мажоритарный принцип опроса бита.
25. MCS-51. Блок последовательного интерфейса. Режимы 2 и 3. Использование режима 2 или 3 для организации многопроцессорной системы.
26. MCS-51. Источники прерываний. Регистры разрешения и установки уровня приоритета прерываний. Обработка запроса прерывания.
27. MCS-51. Режимы уменьшенного энергопотребления.
28. Этапы проектирования. Постановка задачи. Особенности работы с заказчиком.
29. Структура описания задачи. Структурная схема, Инженерная интерпретация технического задания. Формулировка содержательно-концептуального алгоритма отдельного блока задачи.
30. Выбор и разработка аппаратных средств. Рациональное распределение функций системы управления между аппаратными и программными средствами.
31. Разработка функциональной схемы алгоритма. Требования к модулям. Блок-схемы алгоритмов.

32. Р-технология программирования. Базовая структура Р-схемы. Специальная структура и вершина Р-схемы. Правила выполнения Р-схем. Примеры.
33. Кодирование алгоритма. Ассемблер, компилятор СИ. Процесс разработки модульной программы: сегменты, модули программы. Последовательность кодирования (шаблон). Процесс трансляции и компоновки.
34. Отладка и тестирование программ. Стадии тестирования: обнаружение ошибок, диагностика и локализация ошибок, контрольное тестирование. Точка обнаружения и точка происхождения ошибки. Стратегии тестирования: снизу-вверх, сверху-вниз.
35. Требования к тестовым данным. Дымовой тест. Испытания ветвей.
36. Типы тестовых данных: создаваемые программистом, реальные модифицированные и реальные в полном объеме. Этапы тестирования: в нормальных условиях, в экстремальных условиях, за пределами допустимой области изменений.
37. Учет дополнительных источников ошибок. Пример тестирования.
38. Средства отладки. Методы разрыва хода естественного исполнения команд процессора: метод вставок, метод моделирования, аппаратный режим покомандного исполнения.
39. Принципы имитации внешней среды при отладке. Локализация ошибок при отладке.
40. Инструментальные средства разработки и отладки для микроконтроллеров: внутрисхемные эмуляторы, интегрированная среда разработки, симуляторы, отладочные мониторы.
41. Инструментальные средства разработки и отладки для микроконтроллеров: эмуляторы ПЗУ, платы развития, внутрисхемная отладка через интерфейсы JTAG, DebugWIRE.
42. Жизненный цикл разработки системы. Каскадная и спиральная модели ЖЦ.
43. Развитие фирмой Intel семейства MCS-51 (MCS-52, MCS-251, MCS-151).
44. Основные характеристики и дополнительные возможности микроконтроллеров платформы 8051, выпускаемых производителями клонов: семейство AT89 фирмы Atmel; семейство C8051Fxxx фирмы Silicon Labs; системы на кристалле (CSoC) фирмы Triscend.
45. Микроконтроллеры других платформ: AVR (AT90, ATtiny, ATmega), ARM (AT91) фирмы Atmel; PICmicro фирмы Microchip; микроконтроллеры фирмы Motorola;
46. 16-битные микроконтроллеры MSP430 фирмы Texas Instruments.

Оценивание результатов экзамена

Экзаменационный билет для проведения промежуточной аттестации включают вопросы и задачи для проверки сформированности знаний, умений и навыков.

Общими критериями, определяющими оценку знаний, умений и навыков на экзамене, являются:

– для оценки «отлично» - наличие глубоких и исчерпывающих знаний в объёме пройденного программного материала, правильные и уверенные действия по применению полученных знаний на практике, грамотное и логически стройное изложение материала при ответе, знание дополнительно рекомендованной литературы;

– для оценки «хорошо» - наличие твердых и достаточно полных знаний программного материала, незначительные ошибки при освещении заданных вопросов, правильные действия по применению знаний на практике, четкое изложение материала;

– для оценки «удовлетворительно» - наличие твердых знаний пройденного материала, изложение ответов с ошибками, уверенно исправляемыми после

дополнительных вопросов, необходимость наводящих вопросов, правильные действия по применению знаний на практике;

– для оценки «неудовлетворительно» - наличие грубых ошибок в ответе, непонимание сущности излагаемого вопроса, неумение применять знания на практике, неуверенность и неточность ответов на дополнительные и наводящие вопросы.

8. Учебно-методическое и информационное обеспечение дисциплины

Электронный каталог и электронные информационные ресурсы, предоставляемые научной библиотекой ФГБОУ ВО «Чувашский государственный университет имени И.Н. Ульянова» доступны по ссылке <http://library.chuvsu.ru/>

8.1. Рекомендуемая основная литература (ежегодное обновление перечня и условия доступа представлены в Приложениях к рабочей программе)

№ п/п	Наименование
1.	Ильгачев А. Н. Микропроцессорные устройства в системах управления электротехнологическими установками: учебное пособие / Ильгачев А. Н., [отв. ред. А. В. Абрамов] ; Чуваш. гос. ун-т им. И. Н. Ульянова - Чебоксары: Изд-во Чуваш. ун-та, 2010. - 262с.
2.	Микроконтроллерный автомат освещения: методические указания к лабораторным работам : [для 3 курса факультета радиотехники и электроники] / Чуваш. гос. ун-т им. И. Н. Ульянова ; [сост. Б. М. Гильденберг, Д. К. Матвеев ; отв. ред. А. А. Афанасьев] - Чебоксары: ЧувГУ, 2010. - 43с.: ил. - ISBN rus.
3.	Однокристалльная микроЭВМ: методические указания к лабораторным работам / Чуваш. гос. ун-т им. И. Н. Ульянова ; сост.: Андреева А. А., Алексеев А. Н., Александров М. В., Гильденберг Б. М. ; отв. ред. Андреева А. А. - Чебоксары: ЧувГУ, 2003. - 52с.: ил.

8.2. Рекомендуемая дополнительная литература (ежегодное обновление и условия доступа перечня представлены в Приложениях к рабочей программе)

№ п/п	Наименование
1.	Андреева А.А. PIC-Контроллеры: Текст лекций / А. А. Андреева, А. Г. Алексеев; Отв. ред. Андреева А.А.; Чуваш. гос. ун-т им. И.Н. Ульянова. - Чебоксары: ЧувГУ, 2003. - 68с.: ил.
2.	Костерин В.А. Система программирования однокристалльного микроконтроллера серии K1816: Лаб. практикум / В. А. Костерин, В. Г. Гришанов; Отв. ред. Никитин А.А.; Чуваш. гос. ун-т им. И. Н. Ульянова. - Чебоксары: Изд-во Чуваш. ун-та, 2001. - 60с.

8.3. Программное обеспечение, профессиональные базы данных, информационно-справочные системы.

Доступное программное лицензионное и свободно распространяемое программное обеспечение, предоставляемое студенту университетом возможно для загрузки и использования по URL: <http://ui.chuvsu.ru/> *.

№ п/п	Наименование Рекомендуемого ПО	Условия доступа/скачивания
		свободное лицензионное соглашение:
1.	Microsoft Visual Studio	https://www.microsoft.com/ru-ru/SoftMicrosoft/vs2017
2.	DevC++	https://sourceforge.net/projects/orwelldevcpp/
3.	Linux/ Ubuntu	http://ubuntu.ru/
4.	LibreOffice	https://ru.libreoffice.org/
		из внутренней сети университета (договор)*
1.	Microsoft Windows	
2.	Microsoft Office	
		из внутренней сети университета (договор)*
1.	Гарант	
2.	Консультант +	

8.4. Рекомендуемые интернет-ресурсы и открытые он-лайн курсы

№ п/п	Наименование интернет ресурса	Режим доступа
1.	Открытое образование. Параллельное программирование с использованием OpenMP и MPI	URL: https://openedu.ru/course/tgu/PROGR/
2.	Национальный открытый университет. Язык программирования C++	URL: http://www.intuit.ru/studies/courses/17/17/info
3.	Национальный открытый университет. Архитектура микропроцессоров	URL: http://www.intuit.ru/studies/courses/604/460/info
4.	Национальный открытый университет. Архитектура ЭВМ и язык ассемблера	URL: http://www.intuit.ru/studies/courses/535/391/info
5.	Национальный открытый университет. Архитектуры и топологии многопроцессорных вычислительных систем	URL: http://www.intuit.ru/studies/courses/45/45/info

9. Материально-техническое обеспечение дисциплины

Учебные аудитории для лекционных занятий по дисциплине оснащены автоматизированным рабочим местом (АРМ) преподавателя, обеспечивающим тематические иллюстрации и демонстрации, соответствующие программе дисциплины в составе:

- ПЭВМ с доступом в интернет (операционная система, офисные программы, антивирусные программы);
- мультимедийный проектор с дистанционным управлением;
- настенный экран;

Учебные аудитории для лабораторных и самостоятельных занятий по дисциплине оснащены АРМ преподавателя и пользовательскими АРМ по числу обучающихся, объединенных локальной сетью («компьютерный» класс), с возможностью подключения к сети Интернет и доступом к электронной информационно-образовательной среде ФГБОУ ВО «Чувашский государственный университет имени И.Н. Ульянова».

9. Средства адаптации преподавания дисциплины к потребностям лиц с ограниченными возможностями

В случае необходимости, обучающимся из числа лиц с ограниченными возможностями здоровья (по заявлению обучающегося) могут предлагаться одни из следующих вариантов восприятия информации с учетом их индивидуальных психофизических особенностей, в том числе с применением электронного обучения и дистанционных технологий:

- для лиц с нарушениями зрения: в печатной форме увеличенным шрифтом; в форме электронного документа; в форме аудиофайла (перевод учебных материалов в аудиоформат); в печатной форме на языке Брайля; индивидуальные консультации с привлечением тифлосурдопереводчика; индивидуальные задания и консультации.
- для лиц с нарушениями слуха: в печатной форме; в форме электронного документа; видеоматериалы с субтитрами; индивидуальные консультации с привлечением сурдопереводчика; индивидуальные задания и консультации.
- для лиц с нарушениями опорно-двигательного аппарата: в печатной форме; в форме электронного документа; в форме аудиофайла; индивидуальные задания и консультации.

10. Методические рекомендации по освоению дисциплины

В ходе лекционных занятий студенту рекомендуется вести конспектирование учебного материала. Следует обращать внимание на категории, формулировки, раскрывающие содержание тех или иных явлений и процессов, научные выводы и практические рекомен-

дации, положительный опыт в ораторском искусстве. При составлении конспекта желательно оставлять в рабочих конспектах поля, на которых в дальнейшем можно делать пометки из рекомендованной литературы, дополняющие материал прослушанной лекции, а также подчеркивающие особую важность тех или иных теоретических положений. В ходе лекционных занятий рекомендуется задавать преподавателю уточняющие вопросы с целью уяснения теоретических положений, разрешения спорных ситуаций.

В ходе подготовки к лабораторным работам рекомендуется изучить основную литературу, ознакомиться с дополнительной литературой. Основой для выполнения лабораторной работы являются разработанные кафедрой методические указания. Рекомендуется дорабатывать свой конспект лекций, делая в нем соответствующие записи из литературы, рекомендованной преподавателем и предусмотренной рабочей программой дисциплины. В процессе подготовки студент может дополнить список использованной литературы современными источниками, не представленными в списке рекомендованной литературы, и в дальнейшем использовать собственные подготовленные учебные материалы при подготовке к экзамену.

Формы организации студентов на лабораторных работах фронтальная и индивидуальная. При фронтальной форме организации занятий все студенты выполняют одновременно одну и ту же работу. При индивидуальной форме организации занятий каждый студент выполняет индивидуальное задание.

Если в результате выполнения лабораторной работы запланирована подготовка письменного отчета, то отчет о выполненной работе необходимо оформлять в соответствии с требованиями методических указаний. Качество выполнения лабораторных работ является важной составляющей оценки текущей успеваемости обучающегося.