

Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Чувашский государственный университет имени И. Н. Ульянова»

Факультет информатики и вычислительной техники

Кафедра вычислительной техники

«УТВЕРЖДАЮ»
Проректор по учебной работе


И.Е. Поверинов



РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
«ЭВМ И ПЕРИФЕРИЙНЫЕ УСТРОЙСТВА»

Направление подготовки (специальность) **09.03.01 «Информатика и вычислительная техника»**


Квалификация (степень) выпускника Бакалавр

Профиль (направленность) *Программное обеспечение средств вычислительной техники и автоматизированных систем*

Академический бакалавриат

Рабочая программа основана на требованиях Федерального государственного образовательного стандарта высшего образования по направлению подготовки 09.03.01 Информатика и вычислительная техника, утвержденного приказом Министерства образования и науки 12.01.2016г. №5.

СОСТАВИТЕЛЬ (СОСТАВИТЕЛИ):

кандидат технических наук, доцент  А.А. Андреева


ОБСУЖДЕНО:

на заседании кафедры вычислительной техники «30» августа 2017 г., протокол № 1


заведующий кафедрой  А.В. Щипцова


СОГЛАСОВАНО:

Методическая комиссия факультета информатики и вычислительной техники «30» августа 2017 г., протокол № 1

Декан факультета  А.В. Щипцова

Директор научной библиотеки  Н. Д. Никитина

Начальник управления информатизации  И. П. Пивоваров

Начальник учебно-методического управления  В. И. Маколов

Оглавление

1. Цель и задачи обучения по дисциплине.....	4
2. Место дисциплины в структуре основной образовательной программы (ООП).....	4
3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ООП	4
4. Структура и содержание дисциплины.....	5
5. Содержание разделов дисциплины.....	7
6. Образовательные технологии.....	12
7. Формы аттестации и оценочные материалы.....	12
8. Учебно-методическое и информационное обеспечение дисциплины	16
9. Материально-техническое обеспечение дисциплины	187
10. Средства адаптации преподавания дисциплины к потребностям лиц с ограниченными возможностями	19
11. Методические рекомендации по освоению дисциплины	20

1. Цель и задачи обучения по дисциплине

Цель обучения по дисциплине – формирование комплекса знаний, умений и навыков по основам построения и функционирования аппаратных средств современных ЭВМ и периферийных устройств (ПУ) как материальной базы для построения вычислительных комплексов и сетей, информационных и автоматизированных систем.

Задачами преподавания дисциплины являются:

выработать представление об архитектуре современной ЭВМ, характеристиках, особенностях организации и области применения ЭВМ различных классов, характеристиках и функциях основных компонентов аппаратных средств;

сформировать знания об организации персонального компьютера IBM PC на ассемблерном уровне;

обеспечить получение практического опыта применения языка ассемблера для управления компонентами аппаратных и программных средств IBM PC в операционных системах MS DOS и Windows.

2. Место дисциплины в структуре основной образовательной программы (ООП)

Дисциплина реализуется в рамках обязательных дисциплин вариативной части образовательной программы бакалавра.

Изучение данной дисциплины базируется на следующих курсах: Информатика, Электротехника и электроника, Цифровая схемотехника, Программирование

Дисциплина является предшествующей для следующих дисциплин: «Операционные системы», «Сети и телекоммуникации», «Микропроцессорные средства и системы».

3. Перечень планируемых результатов обучения по дисциплине, соотнесенных с планируемыми результатами освоения ООП

Процесс обучения по дисциплине направлен на формирование следующих компетенций:

общефессиональных (ОПК):

– способность устанавливать программное и аппаратное обеспечение для информационных и автоматизированных систем (ОПК-1)

– способность участвовать в настройке и наладке программно-аппаратных комплексов (ОПК-4);

профессиональных (ПК):

– способность разрабатывать компоненты аппаратно-программных комплексов и баз данных, используя современные инструментальные средства и технологии программирования (ПК-2)

В результате обучения по дисциплине, обучающийся должен (ЗУН):

знать:

ОПК-1

– обобщенную структуру и принципы построения ЭВМ, уровни организации ЭВМ, принципы организации процессоров ЭВМ и обеспечение их взаимодействия с памятью и устройствами ввода-вывода, принципы функционирования программного обеспечения (31);

– современное состояние основных классов ЭВМ, технические и эксплуатационные характеристики ЭВМ (32);

ОПК-4, ПК-2

– ассемблерный уровень архитектуры ЭВМ (регистры, формат команд, способы адресации памяти, организация памяти в реальном и защищенном режимах, систему команд) (33); иерархическую структуру памяти, основные характеристики постоянной и оперативной памяти (34), основные принципы организации ввода-вывода, характеристики

шин расширений и локальных шин, базовые интерфейсные схемы, принцип действия и основные характеристики периферийных устройств (35).

уметь:

ОПК-1

– определять основные характеристики вычислительной системы (тактовая частота процессора и шин, объемы памяти, пропускная способность шины и т.п.), сравнивать между собой и выбирать архитектуры ЭВМ под заданный класс задач (У1);

ОПК-4

– выбирать и настраивать программно-аппаратные средства в создаваемых вычислительных и информационных системах (У3);

ПК-2

– ставить задачу обработки информации и/или ввода-вывода данных, разрабатывать алгоритм ее решения на ЭВМ, программировать на языке ассемблера (У2);

владеть навыками

ОПК-1, ОПК-4

– установки и настройки аппаратных средств (Н1);

ПК-2

– навыками создания, отладки и эксплуатации программ обработки информации и ввода-вывода данных как средств управления информацией на языке ассемблера (Н2).

4. Структура и содержание дисциплины

Образовательная деятельность по дисциплине проводится:

– в форме контактной работы обучающихся с педагогическими работниками организации и (или) лицами, привлекаемыми организацией к реализации образовательных программ на иных условиях (далее – контактная работа);

– в форме самостоятельной работы.

Контактная работа включает в себя занятия лекционного типа, занятия семинарского типа (лабораторные работы), групповые и (или) индивидуальные консультации, в том числе в электронной информационно-образовательной среде.

Обозначения:

Л – лекции, л/р – лабораторные работы, п/р – практические занятия, КСР – контроль самостоятельной работы, СРС – самостоятельная работа студента, ИФР – интерактивная форма работы, К – контроль.

4.1. Содержание дисциплины

Содержание	Формируемые компетенции	Формируемые ЗУН
Раздел 1. Введение в архитектуру ЭВМ	ОПК-1	31, У1
1.1. Архитектура ЭВМ. Основные понятия		
1.2. Аппаратные и программные средства ЭВМ		
1.3. Структурная организация процессоров ЭВМ		
Раздел 2. Ассемблерный уровень архитектуры ЭВМ	ОПК-4, ПК-2	33, У2, Н2
2.1. Структура ЭВМ на ассемблерном уровне		
2.2. Формат команд и способы адресации данных		
2.3. Основные команды ЭВМ		
2.4. Обработка данных с плавающей запятой		
2.5. Введение в программирование на языке ассемблера в ОС MS DOS и Windows		
2.6. Структура исполняемых файлов		
2.7. Защищенный режим процессоров Intel x86		
Раздел 3. Память ЭВМ	ОПК-4, ОПК-1	34, У1
3.1. Иерархическая структура памяти. Постоянная и оперативная память.		
3.2. Особенности организации и использования флэш-памяти. Кеш-память.		

Раздел 4. Управление вводом-выводом. Периферийные устройства	ОПК-4, ОПК-1, ПК-2	35, У2, У3, Н1, Н2
4.1. Структура системы ввода-вывода и режимы управления вводом-выводом		
4.2. Организация прерываний в ЭВМ		
4.3. Прямой доступ в память		
4.4. Параллельный и последовательный интерфейсы		
4.5. Системный таймер и звук		
4.6. Ввод данных с клавиатуры		
4.7. Вывод на экран видеомонитора в текстовом режиме		
4.8. Дисковые накопители информации. Файловые системы		
4.9. Другие периферийные устройства		
Раздел 5. Состояние и тенденции развития ЭВМ	ОПК-1	32, У1
5.1. Классификация ЭВМ. Архитектурные особенности ЭВМ различных классов. Понятие о многомашинных и многопроцессорных вычислительных системах.		
Расчетно-графическая работа	ОПК-1, ОПК-4	31-35
Зачет	ОПК-1, ОПК-4, ПК-2	31, 33, У1, У3, Н2
Экзамен	ОПК-1, ОПК-4, ПК-2	31-35, У1-У3, Н1-Н2

4.2. Объем дисциплины, виды учебной работы обучающихся по очной форме обучения

Содержание	Всего, час	Контактная работа, час				СРС, час	ИФР, час	К, час
		Л	л/р	п/р	КСР			
4 семестр	144	32	48			64	48	
Раздел 1. Введение в архитектуру ЭВМ								
1.1. Архитектура ЭВМ. Основные понятия	8	2				6		
1.2. Аппаратные и программные средства ЭВМ	10	2				8		
1.3. Структурная организация процессоров ЭВМ	20	4	6			10	6	
Раздел 2. Ассемблерный уровень архитектуры ЭВМ								
2.1. Структура ЭВМ на ассемблерном уровне	12	2	6			4	6	
2.2. Формат команд и способы адресации данных	12	2	6			4	6	
2.3. Основные команды ЭВМ	26	6	12			8	12	
2.4. Обработка данных с плавающей запятой	16	4	6			6	6	
2.5. Введение в программирование на языке ассемблера в ОС MS DOS и Windows	22	8	6			8	6	
2.6. Структура исполняемых файлов	12	2	6			4	6	
Зачет	6					6		
5 семестр	180	32	48		2	53	54	45
2.7. Защищенный режим процессоров Intel x86	28	6	18			4		
Раздел 3. Память ЭВМ								
3.1. Иерархическая структура памяти. Постоянная и оперативная память.	5	2				3	1	
3.2. Особенности организации и использования флэш-памяти. Кеш-память.	4	2				2		
Раздел 4. Управление вводом-выводом. Периферийные устройства								
4.1. Структура системы ввода-вывода и режимы управления вводом-выводом	4	2				2		
4.2. Организация прерываний в ЭВМ	12	2	6			4	7	
4.3. Прямой доступ в память	4	2				2		
4.4. Параллельный и последовательный интерфейсы	7	4				3	5	
4.5. Системный таймер и звук	14	2	6			6	7	
4.6. Ввод данных с клавиатуры	12	2	6			4	6	
4.7. Вывод на экран видеомонитора в текстовом режиме	12	2	6			4	6	
4.8. Дисковые накопители информации. Файловые системы	12	2	6			4	6	
4.9. Другие периферийные устройства	5	2				3	1	

Раздел 5. Состояние и тенденции развития ЭВМ								
5.1. Классификация ЭВМ. Архитектурные особенности ЭВМ различных классов. Понятие о много-машинных и многопроцессорных вычислительных системах	4	2				2		
Расчетно-графическая работа	12				2	10		
Экзамен	45							45
Итого	324	64	96		2	117	102	45
Итого, з.е.	9							

5. Содержание разделов дисциплины

5.1. Лекции

Раздел 1. Введение в архитектуру ЭВМ

Тема 1. 1. Архитектура ЭВМ. Основные понятия

Лекция 1. Определение понятия "архитектура ЭВМ". Элементы архитектуры. Принцип программного управления фон Неймана. Понятие о многоуровневой организации ЭВМ. Характеристика основных уровней современной ЭВМ.

Тема 1.2. Общая структура аппаратных и программных средств ЭВМ

Лекция 2. Базовая структура аппаратных средств ЭВМ. Основные компоненты структуры: процессор, память, устройства ввода-вывода. Организация связей между устройствами ЭВМ. Структура программного обеспечения ЭВМ. Операционные системы и системы программирования. Основные функции. Взаимосвязь аппаратных и программных средств ЭВМ.

Тема 1.3. Структурная организация процессоров ЭВМ

Лекция 3. Типовая структура процессора. Основной цикл работы процессора. Аппаратная и микропрограммная реализация процессора.

Лекция 4. CISC и RISC процессоры. Структурная схема процессоров Intel 8086, Intel Pentium.

Раздел 2. Ассемблерный уровень архитектуры ЭВМ

Тема 2.1. Структура ЭВМ на ассемблерном уровне

Лекция 5 Регистры процессора Intel x86 в реальном режиме, назначение и функции. Организация памяти. Логический и физический адреса. Источники логического адреса при разных типах обращения к памяти. Структура программы на языке ассемблера.

Тема 2.2. Формат команд и способы адресации данных

Лекция 6. Формат команд. Префиксы команд. Прямая, косвенная и непосредственная адресация. Регистровая адресация. Базовая и индексная адресация. Базово-индексная адресация с масштабированием.

Тема 2.3. Основные команды ЭВМ

Лекция 7. Команды пересылки данных. Базовые команды. Стековые операции. Ввод-вывод. Команды загрузки адресов. Табличное преобразование.

Лекция 8. Арифметические команды. Сложение, вычитание, умножение и деление. Многобайтные операции. Десятичная коррекция. Логические команды и команды сдвига. Команды работы с битами.

Лекция 9. Команды передачи управления. Внутрисегментная и межсегментная передача управления. Безусловный и условный переход. Вызов подпрограмм. Организация циклов. Команды прерываний.

Строковые команды. Команды управления состоянием процессора.

Тема 2.4. Архитектура и программирование арифметического сопроцессора

Лекция 10. Архитектура арифметического сопроцессора. Формат данных. Особые случаи и их кодирование. Регистры. Слово управления. Слово состояния.

Лекция 11. Основные команды. Примеры программирования.

Тема 2.5. Введение в программирование на языке ассемблера в ОС MS DOS и Windows

Лекция 12. Особенности языка ассемблера. Формат оператора. Псевдокоманды ассемблера. Определение символических имен. Переменные. Подпрограммы. Передача параметров в подпрограммы. Макрокоманды.

Лекция 13. Сегменты. Объединение программных модулей и сегментов. Упрощенная сегментация. Модели памяти tiny, small, flat.

Лекция 14. Программирование в ОС Windows. Консольные и графические приложения. Лекция 15. Динамические библиотеки.

Тема 2.6. Структура загрузочных модулей

Лекция 16. COM- и EXE-программы MS DOS. Префикс программного сегмента. EXE-программы Windows. Параметры командной строки.

Тема 2.7. Управление памятью в защищенном режиме Механизмы защиты

Лекция 17. Логическое, линейное и физическое адресное пространство. Селекторы, дескрипторы, дескрипторные таблицы. Байт прав доступа. Регистры для формирования адреса. Команды управления памятью.

Лекция 18. Уровень привилегий селектора, дескриптора, текущей выполняемой программы. Защита доступа к данным. Привилегированные команды. Команды, чувствительные к флагу IOPL. Передача управления между кольцами защиты. Шлюз вызова. Подчиненные сегменты.

Дескрипторная таблица прерываний. Шлюзы прерывания и специального прерывания. Код ошибки. Зарезервированные прерывания защищенного режима.

Лекция 19. Многозадачность. Сегмент состояния задачи (TSS): 16- и 32-битный. Регистр задачи. Дескриптор TSS и шлюза задачи. Переключение задач по командам JMP, CALL, IRET. Переключение численных задач.

Страничная адресация памяти. Формат элементов каталога разделов и таблицы страниц. Защита на уровне страниц. Средства отладки. Регистры отладки. Виды контрольных точек.

Раздел 3. Память ЭВМ

Тема 3.1. Иерархическая структура памяти. Постоянная и оперативная память.

Лекция 20. Иерархическая структура памяти. Постоянная и оперативная память. Основные характеристики. Микросхемы статической, динамической и постоянной памяти.

Тема 3.2. Особенности организации и использования флэш-памяти. Кеш-память.

Лекция 21. Особенности организации и использования флэш-памяти. Кеш-память.

Раздел 4. Управление вводом-выводом. Периферийные устройства

Тема 4.1. Структура системы ввода-вывода и режимы управления вводом-выводом

Лекция 22. Основные принципы организации ввода-вывода. Контроллеры. Периферийные устройства. Шины расширений и локальные шины. Основные характеристики шин EISA, PCI, AGP, USB. Управление вводом-выводом по опросу флага готовности. Ввод-вывод с использованием системы прерываний. Прямой доступ к памяти.

Тема 13. Организация прерываний в ЭВМ

Лекция 4.2. Причины прерываний. Система прерываний и обработка прерываний. Прерывания в системе на базе процессора Intel x86.

Программируемый контроллер прерываний Intel 8259A. Регистры. Инициализация. Работа в режиме векторных прерываний. Каскадное включение. Пример программирования.

Тема 14. Прямой доступ в память

Лекция 4.3. Программируемый контроллер прямого доступа в память Intel 8237. Структурная схема. Инициализация. Режимы работы. Пример программирования.

Тема 4.4. Параллельные и последовательные интерфейсы

Лекция 25. Параллельные интерфейсы. Программируемый параллельный периферийный адаптер Intel 8255 (K580BB55). Структурная схема. Режимы работы. Управляющие слова. Примеры применения.

Лекция 26. Асинхронный и синхронный режимы последовательной передачи данных. Стандарты V24 (C2) и ИРПС. Программируемый связной адаптер UART 16550A. Структурная схема. Режимы работы. Управляющие слова. Последовательность программирования.

USB – универсальная последовательная шина. Основные свойства и характеристики. Организация шины. Древоподобная структура. Кадры управления, изохронные кадры, кадры передачи больших массивов данных и кадры прерывания. Типы пакетов: маркеры, пакеты данных, пакеты квитирования и специальные пакеты.

Тема 4.5. Системный таймер и звук

Лекция 27. Программируемый интервальный таймер Intel 8253/8254. Структурная схема. Управляющие слова. Режимы работы. Чтение состояния. Прерывания от таймера. Управление динамиком.

Тема 4.6. Ввод данных с клавиатуры

Лекция 28. Организация клавиатуры. Контроллер клавиатуры. Порты клавиатуры. Прерывание от клавиатуры. Буфер клавиатуры. Скан-коды клавиш. ASCII-коды символов. Функции BIOS, DOS, Win32 API для работы с клавиатурой.

Тема 4.7. Вывод данных на экран в текстовом режиме

Лекция 29. Структура видеосистемы ЭВМ. Видеоадаптер. Videобуфер. Представление текстовых данных в видеобуфере. Байт атрибута. Дисплейные страницы. Загрузка шрифтов. Основные функции DOS, BIOS, Win32 API для вывода на экран в текстовом режиме. Прямая работа с видеопамятью.

Тема 4.8. Дисковые накопители информации

Лекция 30. Магнитные диски. Физическая структура диска. Логическая структура диска. Контроллер накопителя на дисках. Управление распределением диска.

Основные функции DOS, BIOS, Win32 API для работы с каталогами и файлами.

Тема 4.9. Другие периферийные устройства

Лекция 31. Устройства ввода данных: механические манипуляторы: мышь (механическая, оптическая, индукционная, гироскопическая), трекбол, сенсорная панель, джойстик; сканеры.

Устройства вывода данных: принтеры монохромные и цветные (матричные, струйные, лазерные, с твердыми чернилами, с восковыми чернилами, сублимационные).

Раздел 5. Состояние и тенденции развития ЭВМ

Лекция 32. Классификация ЭВМ: по принципу действия, по этапам создания, по назначению, по размерам и функциональным возможностям. Современное состояние основных классов ЭВМ: больших ЭВМ (мейнфреймов), малых ЭВМ (мини-ЭВМ и супермини-ЭВМ), персональных компьютеров, суперЭВМ.

Параллельные системы. Классификация параллельных вычислительных систем по Флинну.

Заключение. Тенденции развития ЭВМ и систем.

5.2. Лабораторные работы

1. Арифметические основы ЭВМ.
2. Логические основы ЭВМ. Синтез комбинационных схем.
3. Логические основы ЭВМ. Синтез цифровых автоматов.
4. Подготовка, трансляция и отладка простой программы на ассемблере. Ввод/вывод с использованием функций DOS (практикум [3], работа 1).
5. Проверочная работа 1. Процессоры x86. Регистры. Способы адресации памяти. Команды пересылки данных, арифметических и логических операций.

6. Макросредства. Вывод с использованием функций BIOS (практикум [3], работа 2).
7. Организация внешних подпрограмм на ассемблере. Передача параметров в подпрограмму через стек (практикум [3], работа 3).
8. Работа со сложными структурами данных (практикум [3], работа 4).
10. Проверочная работа 2. Процессоры x86. Строковые команды, команды передачи управления, блока с плавающей точкой.
11. Простейшая программа в Win32. Функции Win API (практикум [4], работа 1).
12. Создание динамических библиотек (практикум [4], работа 4).
13. Проверочная работа 3 по итогам четвертого семестра.
14. Особенности реального режима (практикум [5], работа 1).
15. Основные характеристики и составные части ЭВМ.
16. Защищенный режим (практикум [5], работа 2).
17. Мультизадачность (практикум [5], работа 3).
18. Проверочная работа 4. Процессоры x86. Защищенный режим.
19. Изучение программы-обработчика прерывания клавиатуры.
20. Проверочная работа 5. Интерфейсы и интерфейсные схемы.
21. Файловый ввод-вывод в операционной системе Windows (практикум [4], дополнительная информация по работе с файлами).
22. Ввод-вывод в консольном приложении Win32 (практикум [4], работа 2).

Перечень и трудоемкость лабораторных работ

№	Тема	Часов аудиторных
	4 семестр	48
1	Арифметические основы ЭВМ	2
2	Логические основы ЭВМ. Синтез комбинационных схем	2
3	Логические основы ЭВМ. Синтез цифровых автоматов	2
4	Подготовка, трансляция и отладка простой программы на ассемблере. Ввод/вывод с использованием функций DOS [3, раб. 1]	4
5	Использование макросредств [3, раб. 2]	6
6	Организация внешних подпрограмм на ассемблере. Передача параметров в подпрограмму через стек [3, раб. 3]	6
7	Процессоры Intel x86. Регистры. Способы адресации памяти. Команды пересылки данных. Арифметические и логические команды. Команды передачи управления.	2
8	Работа со сложными структурами данных [3, раб. 4]	6
9	Блок с плавающей точкой (арифметический сопроцессор) [3, раб. 5]	6
10	Процессоры Intel x86. Строковые команды. Блок с плавающей точкой.	2
11	Простейшая программа в Win32. Функции Win API. Форматы исполняемых файлов [4, раб. 1].	4
12	Создание динамических библиотек [4, раб. 4]	6
	5 семестр	48
1	Проверочная работа по итогам четвертого семестра	4
2	Особенности реального режима микропроцессоров Intel x86 [5, раб. 1]	4
3	Основные характеристики и составные части ЭВМ	2
4	Защищенный режим микропроцессоров Intel x86 [5, раб. 2]	6
5	Мультизадачность в микропроцессорах Intel x86 [5, раб. 3]	6
6	Процессоры x86. Защищенный режим	2
7	Изучение обработчика прерывания клавиатуры Int 9 [13]	6
8	Интерфейсы и интерфейсные схемы	2
9	Файловый ввод-вывод в Win32 [4]	8
10	Ввод-вывод данных в консольных приложениях Win32 [4, раб. 2]	8
	Всего	96

5.3. Вопросы и задания для самостоятельной работы студента в соответствии с содержанием разделов дисциплины

Самостоятельная работа студента включает:

систематическую проработку конспектов лекций, учебной и специальной технической литературы;

подготовку к выполнению лабораторных работ, оформление отчетов и подготовку к защите выполненных работ;

выполнение типового расчета по теме «Арифметические и логические основы ЭВМ»;

выполнение и подготовку к защите расчетно-графической работы;

подготовку к зачету;

подготовку к экзамену.

Вопросы и задания для самостоятельной работы приведены в методических указаниях к лабораторным работам [3 – 5, 12 – 14], типовому расчету по теме «Арифметические и логические основы ЭВМ» [11], расчетно-графической работе [15].

Примеры заданий:

1. Перевести дробное число из десятичной системы счисления в двоичную. Формат результата – 1.7: старший бит – знаковый, после которого подразумевается двоичная запятая, далее дробное число в дополнительном коде. Результат представить также в 16-ричной записи.

2. Сложить целые числа в формате 8 бит в дополнительном коде. Как установятся флаги переноса, дополнительного переноса, переполнения, четного, отрицательного и нулевого результата и почему?

3. Умножить целые числа в формате 8 бит. Как установятся флаги переноса и переполнения и почему?

4. Представить дробное число в формате с плавающей точкой: одинарной точности (4 байта), двойной точности (8 байт), расширенной точности (10 байт). Проверить результат в листинге программы на ассемблере.

5. Построить преобразователь двоично-десятичного кода 8-4-2-1 в код семисегментного индикатора функциональном базисе И-НЕ.

6. Построить схему счетчика по модулю 6 на базе JK-триггеров.

7. По краткому описанию модели компьютера (персонального компьютера, ноутбука, нетбука) в прайс-листе определите его основные характеристики, комплектацию и установленное программное обеспечение.

8. *Архитектуры ЭВМ.* Рассмотреть архитектуры: фон Неймана, гарвардскую, супергарвардскую, потоковую, систолическую и другие. Сделать сравнительный анализ архитектур различных типов, указать их достоинств, недостатки и сферы применения.

9. *Структура современных микропроцессоров.* Рассмотреть структуру современных микропроцессоров: Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC. Провести сравнительный анализ структур микропроцессоров, указать их достоинства и недостатки.

10. *Организация оперативных запоминающих устройств ЭВМ.* Иерархия памяти ЭВМ. Место ОЗУ в этой иерархии. Требования, предъявляемые к ОЗУ. Элементная база ячеек ОЗУ. Сравнение статических и динамических ОЗУ. Устройство микросхем и модулей памяти. Организация процессов регенерации в модулях динамической памяти. Основные типы высокопроизводительных динамических ЗУ с произвольным доступом: RAMBUS, SDRAM, DDR SDRAM, DDR2, DDR3 организация и принцип действия. Сравнение быстродействия разных типов памяти. Организация контроллеров памяти в современных чипсетах и процессорах.

11. *Организация ввода-вывода в современных ЭВМ.* Ввод-вывод в ЭВМ с разделяемой оперативной памятью. Каналы (сопроцессоры) ввода-вывода, их назначение, классификация. Управление каналами; логический и физический уровни управления. Рассмотреть реализацию «интеллектуальных» протоколов ввода-вывода на примере протоколов SCSI, FireWire. Сравнить их характеристики с аналогичными «неинтеллектуальными» протоколами.

12. *Интерфейсы последовательной связи.* Стандартные интерфейсы: ИРПС, «Токовая петля», RS–232, RS–422, RS–485, USB, USB 2.0. Организация, технические характеристики, область применения. Сравнить производительность, дальность связи и помехозащищенность.

6. Образовательные технологии

В соответствии со структурой образовательного процесса по дисциплине применяются следующие технологии:

- диагностики;
- целеполагания;
- управления процессом освоения учебной информации;
- применения знаний на практике, поиска новой учебной информации;
- организации совместной и самостоятельной деятельности обучающихся (учебно-познавательной, научно-исследовательской, частично-поисковой, репродуктивной, творческой и пр.);
- контроля качества и оценивания результатов образовательной деятельности.

В соответствии с требованиями ФГОС ВО для реализации компетентностного подхода при обучении дисциплине предусмотрено широкое использование в учебном процессе активных и интерактивных методов проведения занятий.

При обучении дисциплине применяются следующие формы занятий:

- лекции, направленные на получение новых и углубление научно-теоретических знаний, в том числе вводная лекция, информационная лекция, обзорная лекция, лекция-консультация и др.;
- лабораторные занятия, проводимые под руководством преподавателя в учебной лаборатории с использованием компьютеров и учебного оборудования, направленные на закрепление и получение новых умений и навыков, применение знаний и умений, полученных на теоретических занятиях, при решении практических задач и др.

Все занятия обеспечены мультимедийными средствами (проектор, экран) для повышения качества восприятия изучаемого материала. В образовательном процессе широко используются информационно-коммуникационные технологии.

Самостоятельная работа студентов – это планируемая работа студентов, выполняемая по заданию при методическом руководстве преподавателя, но без его непосредственного участия. Формы самостоятельной работы студентов определяются содержанием учебной дисциплины, степенью подготовленности студентов. Они могут иметь учебный или учебно-исследовательский характер: анализ и конспектирование литературы по теме, подготовка к лабораторным работам, разработка расчетно-графической работы и др.

Формами контроля самостоятельной работы выступают оценивание устного выступления студента на занятии, проверка письменных отчетов по результатам выполненных заданий и лабораторных работ, расчетно-графической работы, защита расчетно-графической работы. Результаты самостоятельной работы учитываются при оценке знаний на экзамене и зачёте.

7. Формы аттестации и оценочные материалы

Текущий контроль предназначен для проверки хода и качества усвоения учебного материала, стимулирования учебной работы обучающихся и совершенствования методики проведения занятий. Он проводится в ходе всех видов занятий в форме, избранной преподавателем.

Промежуточная аттестация имеет целью определить степень достижения учебных целей по учебной дисциплине и проводится в форме экзамена (5 семестр) и зачета (4 семестр). Принимается экзамен и зачет преподавателями, читающими лекции по данной учебной дисциплине в соответствии с перечнем основных вопросов, выносимых для контроля знаний обучающихся.

Зачет в 4 семестре проставляется по итогам выполнения и защиты всех лабораторных работ и типового расчета по теме «Арифметические и логические основы ЭВМ». На первом лабораторном занятии 5 семестра выполняется проверочная работа за предыдущий семестр, включающая в себя теоретические вопросы и задачу. Студенты, получившие оценки «хорошо» и «отлично», освобождаются на экзамене от вопросов и заданий, относящихся к 4 семестру.

7.1. Вопросы и задачи к зачету (4 семестр)

1. Определение понятия "архитектура ЭВМ". Элементы архитектуры.
2. Принцип программного управления фон Неймана.
3. Понятие о многоуровневой организации ЭВМ. Характеристика основных уровней современной ЭВМ.
4. Базовая структура аппаратных средств ЭВМ. Основные компоненты структуры: процессор, память, устройства ввода-вывода. Организация связей между устройствами ЭВМ.
5. Структура программного обеспечения ЭВМ. Операционные системы и системы программирования. Основные функции. Взаимосвязь аппаратных и программных средств ЭВМ.
6. Типовая структура процессора.
7. Основной цикл работы процессора.
8. Аппаратная и микропрограммная реализация процессора.
9. CISC и RISC процессоры.
10. Структурная схема процессоров Intel 8086, Intel Pentium.
11. Регистры процессора Intel x86 в реальном режиме, назначение и функции.
12. Организация памяти. Логический и физический адреса. Источники логического адреса при разных типах обращения к памяти.
13. Структура программы на языке ассемблера.
14. Формат команд. Префиксы команд.
15. Прямая, косвенная и непосредственная адресация. Регистровая адресация. Базовая и индексная адресация. Базово-индексная адресация с масштабированием.
16. Команды пересылки данных. Базовые команды. Стековые операции. Ввод-вывод. Команды загрузки адресов. Табличное преобразование.
17. Арифметические команды. Сложение, вычитание, умножение и деление. Многобайтные операции. Десятичная коррекция.
18. Логические команды и команды сдвига.
19. Команды работы с битами.
20. Команды передачи управления. Внутрисегментная и межсегментная передача управления. Безусловный и условный переход. Вызов подпрограмм. Организация циклов. Команды прерываний.
21. Причины прерываний. Система прерываний и обработка прерываний. Прерывания в системе на базе процессора Intel x86.
22. Строковые команды. Команды управления состоянием процессора.
23. Архитектура арифметического сопроцессора. Формат данных. Особые случаи и их кодирование. Регистры. Слово управления. Слово состояния.
24. Основные команды. Примеры программирования.
25. Особенности языка ассемблера. Формат оператора. Псевдокоманды ассемблера. Определение символических имен. Переменные.
26. Подпрограммы. Передача параметров в подпрограммы.
27. Макрокоманды.
28. Сегменты. Объединение программных модулей и сегментов. Упрощенная сегментация. Модели памяти tiny, small, flat.
29. COM- и EXE-программы MS DOS.

30. EXE-программы Windows.
31. Программирование в ОС Windows. Консольные и графические приложения
32. . Динамические библиотеки.

Примеры задач

1. Считая, что VAR является переменной, CON – именем константы, назовите способ адресации памяти для каждого из следующих операндов: а) VAR[BX]; б) CON+63H; в) VAR; г) VAR[BX+6]; д) VAR[BX][SI]; е) VAR[BX+3] [DI+9].
2. Пусть до выполнения команды (IP)=2BC0H, (CS)=0200H, (BX)=1200H, (DS)=212AH, M(224A0H)=0600H. Найти физический адрес перехода в команде jmp word ptr [bx].
3. Какие из приведенных ниже команд являются недопустимыми? Считать все имена переменными, которые определены как слова: а) MOV BP, AL; б) MOV WORD_OP [BX+4*3], SP; в) MOV WORD_OP1, WORD_OP2; г) MOV AX, WORD_OP [DX]; д) MOV CS, AX; е) MOV SP, SS:DATA_WORD [BX] [SI]; ж) MOV [BX] [SI], 2.
4. Записать команду микропроцессора x86 для обнуления 3-х старших бит регистра DI без изменения других бит.
5. Записать оператор языка ассемблера, который резервирует 30 байт памяти для массива LIST.
6. Записать команду микропроцессора x86 для выполнения сдвига регистра DI на 3 бита вправо с обнулением 3-х старших бит?
7. Каково будет содержимое регистров стека сопроцессора x87 (Intel 8087) после выполнения команды FSTP ST(3), если до выполнения ST(0)=0.1, ST(1)=0.2, ST(2)=0.3, ST(3)=0.4, ST(4)=0.5?

7.2. Вопросы и задачи к экзамену (5 семестр)

К экзамену допускаются студенты, получившие зачет в 4 семестре и полностью выполнившие план 5 семестра, т.е. выполнившие и защитившие все лабораторные работы, практическую работу и РГР. Те студенты, которые по результатам проверочной работы за 4 семестр, не получили оценок «хорошо» и «отлично», сдают экзамен по всей дисциплине (за оба семестра).

Вопросы к экзамену по материалу 5 семестра:

1. Логическое, линейное и физическое адресное пространство.
2. Селекторы, дескрипторы, дескрипторные таблицы защищенного режима.
3. Байт прав доступа.
4. Регистры для формирования адреса. Команды управления памятью.
5. Уровень привилегий селектора, дескриптора, текущей выполняемой программы.
6. Защита доступа к данным.
7. Привилегированные команды. Команды, чувствительные к флагу IOPL.
8. Передача управления между кольцами защиты. Шлюз вызова. Подчиненные сегменты.
9. Дескрипторная таблица прерываний. Шлюзы прерывания и специального прерывания. Код ошибки.
10. Зарезервированные прерывания защищенного режима.
11. Многозадачность. Сегмент состояния задачи (TSS): 16- и 32-битный. Регистр задачи. Дескриптор TSS и шлюза задачи.
12. Переключение задач по командам JMP, CALL, IRET.
13. Страничная адресация памяти. Формат элементов каталога разделов и таблицы страниц. Защита на уровне страниц.
14. Средства отладки. Регистры отладки. Виды контрольных точек.
15. Иерархическая структура памяти ЭВМ.
16. Постоянная и оперативная память. Основные характеристики.

17. Микросхемы статической, динамической и постоянной памяти.
18. Особенности организации и использования флэш-памяти.
19. Кеш-память.
20. Основные принципы организации ввода-вывода. Команды ввода-вывода. Контроллеры. Периферийные устройства. Шины расширений и локальные шины. Основные характеристики шин EISA, PCI, AGP, USB.
21. Управление вводом-выводом по опросу флага готовности. Ввод-вывод с использованием системы прерываний. Прямой доступ к памяти.
22. Причины прерываний. Система прерываний и обработка прерываний. Прерывания в системе на базе процессора Intel x86.
23. Программируемый контроллер прерываний Intel 8259A. Регистры. Инициализация. Работа в режиме векторных прерываний. Каскадное включение. Пример программирования.
24. Программируемый контроллер прямого доступа в память Intel 8237. Структурная схема. Инициализация. Режимы работы.
25. Программируемый параллельный периферийный адаптер Intel 8255 (K580BB55). Структурная схема. Режимы работы. Управляющие слова. Примеры применения.
26. Асинхронный и синхронный режимы передачи данных. Стандарты V24 (C2) и ИРПС.
27. Программируемый связной адаптер UART 16550A. Структурная схема. Режимы работы. Управляющие слова. Последовательность программирования.
28. USB – универсальная последовательная шина. Основные свойства и характеристики. Организация шины. Древоподобная структура. Кадры управления, изохронные кадры, кадры передачи больших массивов данных и кадры прерывания. Типы пакетов: маркеры, пакеты данных, пакеты квитирования и специальные пакеты.
29. Программируемый интервальный таймер Intel 8253/8254. Структурная схема. Управляющие слова. Режимы работы. Чтение состояния. Прерывания от таймера. Управление динамиком.
30. Организация клавиатуры. Контроллер клавиатуры. Порты клавиатуры. Прерывание от клавиатуры. Буфер клавиатуры. Скан-коды клавиш. ASCII-коды символов.
31. Функции BIOS, DOS, Win32 API для работы с клавиатурой.
32. Структура видеосистемы ЭВМ. Видеоадаптер. Videобуфер. Представление текстовых данных в видеобуфере. Байт атрибута. Дисплейные страницы.
33. Основные функции DOS, BIOS, Win32 API для вывода на экран в текстовом режиме.
34. Прямая работа с видеопамью.
35. Магнитные диски. Физическая структура диска. Логическая структура диска. Контроллер накопителя на дисках. Управление распределением диска.
36. Основные функции DOS, BIOS, Win32 API для работы с каталогами и файлами.
37. Устройства ввода данных. Механические манипуляторы: мышь (механическая, оптическая, индукционная, гироскопическая), трекбол, сенсорная панель, джойстик.
38. Устройства ввода данных: сканеры.
39. Устройства вывода данных: принтеры монохромные и цветные (матричные, лазерные, струйные, с твердыми чернилами, с восковыми чернилами, сублимационные).
40. Классификация ЭВМ: по принципу действия, по этапам создания, по назначению, по размерам и функциональным возможностям.
41. Современное состояние основных классов ЭВМ: больших ЭВМ (мейнфреймов), малых ЭВМ (мини-ЭВМ и супермини-ЭВМ), персональных компьютеров, супер-ЭВМ.
42. Классификация параллельных вычислительных систем по Флинну.

Примеры задач:

1. Написать программу, меняющую цвет экрана на зеленый, путем изменения битов в байтах атрибутов видеопамати в текстовом режиме. При работе программа использует команды работы с битами непосредственно в памяти.
2. Написать программу, выводящую таблицу векторов прерываний на экран в виде Сегмент: Смещение для каждого из векторов прерываний. Использовать базовую индексную адресацию с масштабированием для доступа к каждому вектору. Начальный адрес таблицы прерываний и ее размер взять из регистра IDTR.
3. Написать обработчик особой ситуации 4, который в реальном режиме выводит сообщение об ошибке на экран. Для проверки работы программы следует сгенерировать данную особую ситуацию с помощью команды INTO.

7.3. Выполнение и примерные задания расчетно-графической работы

Расчетно-графическая работа выполняется в процессе изучения дисциплины. Общее руководство и контроль за ходом выполнения расчетно-графической работы осуществляет преподаватель соответствующей дисциплины. Расчетно-графическая работа выполняется в соответствии с методическими указаниями для обучающихся.

Основными функциями руководителя расчетно-графической работы являются:

- определение и формулирование задания расчетно-графической работы;
- консультирование по вопросам содержания и последовательности выполнения расчетно-графической работы;
- оказание помощи студенту в подборе необходимой литературы;
- контроль хода выполнения расчетно-графической работы.

Задание предполагает подбор с помощью сети Интернет необходимой информации и создание компьютерного проекта (презентации, Flash-проекта, Web-сайта) на одну из заданных тем. Примеры тем:

1. Эволюция процессора.
2. x86 совместимые микропроцессоры фирм Intel и AMD.
3. Программное определение типа и возможностей процессора.
4. 64-битные микропроцессоры.
5. Технологии производства микропроцессоров.
6. Оценка производительности ЭВМ.
7. Суперкомпьютеры и их применение.
8. Сравнительный анализ современных материнских плат для PC.
9. Аппаратные генераторы случайных чисел. Их устройство и назначение.
10. Методы и устройства для необратимого уничтожения компьютерной информации
11. Системы долговременного хранения информации.
12. Современные направления развития внутренней памяти ЭВМ.
13. *Архитектуры ЭВМ.* Рассмотреть архитектуры: фон Неймана, гарвардскую, супергарвардскую, потоковую, систолическую и другие. Сделать сравнительный анализ архитектур различных типов, указать их достоинства, недостатки и сферы применения.
14. *Структура современных микропроцессоров.* Рассмотреть структуру современных микропроцессоров: Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC. Провести сравнительный анализ структур микропроцессоров, указать их достоинства и недостатки.
15. *Анализ наборов команд современных микропроцессоров.* Рассмотреть систему команд микропроцессоров Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC. Провести сравнительный анализ систем команд, насколько системы команд соответствуют заявленному классу микропроцессора (CISC, RISC). Отметить достоинства и недостатки систем команд микропроцессоров с точки зрения программиста и с точки зрения возможностей по обработке данных и управлению системой.

16. *Организация кэш-памяти процессоров.* Назначение кэш-памяти, ее место в архитектуре ЭВМ. Деление кэш-памяти на уровни. Организация и устройство кэш-памяти первого, второго и третьего уровней. Влияние характеристик кэш-памяти на производительность ЭВМ.

17. *RISC-архитектура микропроцессоров.* Причины появления RISC-архитектуры, основные характеристики RISC-процессоров, сравнение RISC и CISC архитектуры. Рассмотреть устройство и работу RISC-процессоров (MIPS, SPARC, ARM7). Сравнить рассмотренные процессоры по характеристикам, возможностям, быстродействию и областям применения.

18. *Арифметико-логические устройства современных микропроцессоров.* Типы и структуры типовых АЛУ. Классификация. Методы повышения производительности АЛУ. АЛУ с конвейерной обработкой операндов. Структура АЛУ современных процессоров (Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC). Сравнительный анализ АЛУ рассмотренных процессоров по возможностям и производительности. (Включая блоки операций с плавающей запятой и блоки весторных операций – MMX, SSE,

19. *Конвейеризация, как средство повышения производительности ЭВМ.* Назначение, построение и принцип работы конвейера команд, проблемы, возникающие при работе конвейера команд. Вопрос предсказания ветвлений в программах. Рассмотреть структуру и работу конвейера команд и блока предсказания ветвлений в современных микропроцессорах Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC.

20. *Суперскалярные микропроцессоры.* Понятие суперскалярного (ССП) микропроцессора, назначение, типы современных суперскалярных микропроцессоров. Рассмотреть организацию суперскалярных микропроцессоров на Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC. Структура блоков регистров ССП, переназначение регистров. Организация поиска зависимостей по данным и распараллеливании команд. Организация изменения последовательности выполнения команд. Другие блоки суперскалярных микропроцессоров. Сравнительный анализ производительности ССП МП на различных классах задач и между собой.

21. *Система прерываний.* Назначение и принцип действия системы прерываний. Многоуровневые прерывания. Программный поллинг, аппаратный поллинг прерываний. Прерывания по вектору. Системы прерываний в процессорах Intel Core i3/i5/i7, AMD K8/K10/K10.5, IBM Power/Power8, Sun/Oracle SPARC/. Особенности организации работы системы прерываний в многозадачных средах и системах реального времени.

22. *Организация многоядерных микропроцессоров.* Рассмотреть организацию микропроцессоров содержащих более одного ядра на кристалле: Pentium Core, Athlon, Power4. Особенности взаимодействия ядер с системной шиной и между собой. Организация кэш-памяти в многоядерных МП. Сравнительный анализ преимуществ и недостатков различных подходов к построению многоядерных микропроцессоров. Сравнение производительности многоядерных процессоров различных архитектур.

8. Учебно-методическое и информационное обеспечение дисциплины

Электронный каталог и электронные информационные ресурсы, предоставляемые научной библиотекой ФГБОУ ВО «Чувашский государственный университет имени И.Н. Ульянова» доступны по ссылке <http://library.chuvsu.ru/>*

8.1. Рекомендуемая основная литература

№ п/п	Наименование
1.	Орлов С. А. Организация ЭВМ и систем: [фундаментальный курс по архитектуре и структуре современных компьютерных средств: учебник для вузов по направлению "Информатика и вычислительная техника"] / Орлов С. А., Цилькер Б. Я. 2-е изд. СПб.: Питер, 2011. 686 с. (и др. года изд.)

2.	Юров В. И. Assembler: [учебное пособие для вузов по направлению "Информатика и вычислительная техника"] / Юров В. И. - 2-е изд. - СПб.: Питер, 2011. 636 с. (и др. года изд.)
3.	Андреева А. А. Основы программирования персонального компьютера на языке ассемблера: лабораторный практикум : [для студентов 2 курса направления "Информатика и вычислительная техника"] / Андреева А. А.; Чуваш. гос. ун-т им. И. Н. Ульянова. Чебоксары: Изд-во Чуваш. ун-та, 2013. 84 с.

8.2. Рекомендуемая дополнительная литература

№ п/п	Наименование
4.	Программирование на языке ассемблера в операционной системе WINDOWS: лабораторный практикум / [Андреева А. А., Волков Д. Ф., Иванов А. Л., Капустина И. А. ; отв. ред. А. А. Андреева] ; Чуваш. гос. ун-т им. И. Н. Ульянова. Чебоксары: Изд-во Чуваш. ун-та, 2006. 103 с.
5.	Программирование микропроцессоров семейства INTEL 80x86: лабораторный практикум / Чуваш. гос. ун-т им. И. Н. Ульянова ; Андреева А. А., Горянкин А. В., Кирпиков О. В., Лапшин Н. Ю. ; науч. ред. Андреева А. А. Чебоксары: ЧувГУ, 1996. 143..
6.	Андреева А. А. Системное программирование. Последовательный порт: текст лекций / Андреева А. А., Симаков А. Л., отв. ред. Андреева А. А. - Чебоксары: Изд-во Чуваш. ун-та, 2002. 60.
7.	Новожилов, О. П. Архитектура ЭВМ и систем: учебное пособие для академического бакалавриата / О. П. Новожилов. М.: Издательство Юрайт, 2017. 527 с. (Серия : Бакалавр. Академический курс). ISBN 978-5-534-02626-9. [Электронный ресурс]. URL: https://www.biblionline.ru/viewer/C6CCB2DB-DD82-45E0-916D-B632CC9F39A9#
8.	Таненбаум Э. Архитектура компьютера. 5-е изд. СПб.: Питер, 2012. 843 с. (и др. года изд.)
9.	Куляс О.Л. Программирование на языке ASSEMBLER. Часть 1 [Электронный ресурс] : лабораторный практикум по дисциплине «ЭВМ и периферийные устройства» / О.Л. Куляс, К.А. Никитин. — Электрон. текстовые данные. — Самара: Поволжский государственный университет телекоммуникаций и информатики, 2016. — 89 с. — 2227-8397. — Режим доступа: http://www.iprbookshop.ru/71869.html
10.	Куляс О.Л. Программирование на языке ASSEMBLER. Часть 2 [Электронный ресурс] : лабораторный практикум по дисциплине «ЭВМ и периферийные устройства» / О.Л. Куляс, К.А. Никитин. — Электрон. текстовые данные. — Самара: Поволжский государственный университет телекоммуникаций и информатики, 2016. — 79 с. — 2227-8397. — Режим доступа: http://www.iprbookshop.ru/71870.html

8.3. Программное обеспечение, профессиональные базы данных, информационно-справочные системы

Программное обеспечение, профессиональные базы данных, информационно-справочные системы, предоставляемые управлением информатизации ФГБОУ ВО «Чувашский государственный университет имени И.Н. Ульянова» доступны по ссылке <http://ui.chuvsu.ru/>*

8.3.1. Программное обеспечение

№ п/п	Наименование	Условия доступа/скачивания
1.	MS Office/ LibreOffice	лицензия университета/ свободное лицензионное соглашение (https://ru.libreoffice.org/)
2.	MS Windows/Linux (Ubuntu)	лицензия университета/ свободное лицензионное соглашение (http://ubuntu.ru/)
3.	Visual Studio Community	свободное лицензионное соглашение http://www.visualstudio.com/ru/vs/community
4.	Система программирования на языке ассемблера	свободное лицензионное соглашение http://stilus-

	tasm/tlink/td	doctus.narod.ru/tasm/tasm.rar
5.	Система программирования на языке ассемблера masm	свободное лицензионное соглашение http://www.visualstudio.com/ru/vs/community
6.	Эмулятор операционной системы MS-DOS	свободное лицензионное соглашение http://www.dosbox.com/download.php?main=1

8.3.2. Базы данных, информационно-справочные системы

№ п/п	Наименование программного обеспечения	Условия доступа/скачивания
1.	Гарант	из внутренней сети университета (договор)*
2.	Консультант +	

8.3.3. Рекомендуемые интернет-ресурсы и открытые он-лайн курсы

№ п/п	Наименование интернет ресурса	Режим доступа
1.	Российская Государственная Библиотека	http://www.rsl.ru
2.	Государственная публичная научно-техническая библиотека России	http://www.gpntb.ru
3.	Фундаментальная библиотека Нижегородского государственного университета	http://www.unn.ru/library
4.	Научная библиотека Казанского государственного университета	http://lsl.ksu.ru
5.	Научная электронная библиотека	http://elibrary.ru
6.	Полнотекстовая библиотека учебных и учебно-методических материалов	http://window.edu.ru
7.	Электронно-библиотечная система IPRbooks	http://www.iprbookshop.ru
8.	Сайт фирмы Intel	http://www.intel.com/index.htm?ru_RU_05
9.	Сайт фирмы IBM	http://www.ibm.com/ru/ru/

9. Материально-техническое обеспечение дисциплины

Учебные аудитории для лекционных занятий по дисциплине оснащены автоматизированным рабочим местом (АРМ) преподавателя, обеспечивающим тематические иллюстрации и демонстрации, соответствующие программе дисциплины в составе:

- ПЭВМ с доступом в интернет (операционная система, офисные программы, антивирусные программы);
- мультимедийный проектор с дистанционным управлением;
- настенный экран.

Учебные аудитории для лабораторных и самостоятельных занятий по дисциплине оснащены АРМ преподавателя и пользовательскими АРМ по числу обучающихся, объединенных локальной сетью («компьютерный» класс), с возможностью подключения к сети Интернет и доступом к электронной информационно-образовательной среде ФГБОУ ВО «Чувашский государственный университет имени И.Н. Ульянова».

10. Средства адаптации преподавания дисциплины к потребностям лиц с ограниченными возможностями

В случае необходимости, обучающимся из числа лиц с ограниченными возможностями здоровья (по заявлению обучающегося) могут предлагаться одни из следующих вариантов восприятия информации с учетом их индивидуальных психофизических особенностей, в том числе с применением электронного обучения и дистанционных технологий:

- для лиц с нарушениями зрения: в печатной форме увеличенным шрифтом; в форме электронного документа; в форме аудиофайла (перевод учебных материалов в аудиоформат); в печатной форме на языке Брайля; индивидуальные консультации с привлечением тифлосурдопереводчика; индивидуальные задания и консультации.
- для лиц с нарушениями слуха: в печатной форме; в форме электронного документа; видеоматериалы с субтитрами; индивидуальные консультации с привлечением сурдопереводчика; индивидуальные задания и консультации.

– для лиц с нарушениями опорно-двигательного аппарата: в печатной форме; в форме электронного документа; в форме аудиофайла; индивидуальные задания и консультации.

11. Методические рекомендации по освоению дисциплины

В ходе лекционных занятий студенту рекомендуется вести конспектирование учебного материала. Следует обращать внимание на категории, формулировки, раскрывающие содержание тех или иных явлений и процессов, научные выводы и практические рекомендации, положительный опыт в ораторском искусстве. При составлении конспекта желательно оставлять в рабочих конспектах поля, на которых в дальнейшем можно делать пометки из рекомендованной литературы, дополняющие материал прослушанной лекции, а также подчеркивающие особую важность тех или иных теоретических положений. В ходе лекционных занятий рекомендуется задавать преподавателю уточняющие вопросы с целью уяснения теоретических положений, разрешения спорных ситуаций.

В ходе подготовки к лабораторным работам рекомендуется изучить основную литературу, ознакомиться с дополнительной литературой, новыми публикациями в периодических изданиях, основой для выполнения лабораторной работы являются разработанные кафедрой методические указания. Рекомендуется дорабатывать свой конспект лекций, делая в нем соответствующие записи из литературы, рекомендованной преподавателем и предусмотренной рабочей программой дисциплины. Готовясь к докладу или реферативному сообщению, рекомендуется обращаться за методической помощью к преподавателю, составить план-конспект своего выступления, продумать примеры с целью обеспечения тесной связи изучаемой теории с практикой. В процессе подготовки студент может дополнить список использованной литературы современными источниками, не представленными в списке рекомендованной литературы, и в дальнейшем использовать собственные подготовленные учебные материалы при написании расчетно-графической работы.

Формы организации студентов на лабораторных работах: фронтально-индивидуальная: все студенты выполняют одновременно одну и ту же работу по индивидуальному варианту задания в соответствии с порядковым номером студента в списке группы.

В результате выполнения лабораторной работы запланирована подготовка письменного отчета в соответствии с требованиями методических указаний. Качество выполнения лабораторных работ является важной составляющей оценки текущей успеваемости обучающегося.

Изменения и (или) дополнения от 01.09.2018 г (протокол №1 МК факультета ИВТ) к рабочей программе дисциплины (программе практики) «ЭВМ и периферийные устройства» (направление подготовки 09.03.01 «Информатика и вычислительная техника», профиль «Программное обеспечение средств вычислительной техники и автоматизированных систем»):

к перечню учебной литературы и ресурсов сети «Интернет»

№ п/п	Рекомендуемая основная литература
1	Орлов С. А. Организация ЭВМ и систем: [фундаментальный курс по архитектуре и структуре современных компьютерных средств: учебник для вузов по направлению "Информатика и вычислительная техника"] / Орлов С. А., Цилькер Б. Я. 2-е изд. СПб.: Питер, 2011. 686 с. (и др. года изд.)
2	Мамойленко С.Н. ЭВМ и периферийные устройства [Электронный ресурс] : учебное пособие / С.Н. Мамойленко, О.В. Молдованова. — Электрон. текстовые данные. — Новосибирск: Сибирский государственный университет телекоммуникаций и информатики, 2012. — 106 с. - Режим доступа: http://www.iprbookshop.ru/40558.html
3	Андреева А. А. Основы программирования персонального компьютера на языке ассемблера: лабораторный практикум : [для студентов 2 курса направления "Информатика и вычислительная техника"] / Андреева А. А.; Чуваш. гос. ун-т им. И. Н. Ульянова. Чебоксары: Изд-во Чуваш. ун-та, 2013. 84 с.
	Рекомендуемая дополнительная литература
1	Программирование на языке ассемблера в операционной системе WINDOWS: лабораторный практикум / [Андреева А. А., Волков Д. Ф., Иванов А. Л., Капустина И. А. ; отв. ред. А. А. Андреева] ; Чуваш. гос. ун-т им. И. Н. Ульянова. Чебоксары: Изд-во Чуваш. ун-та, 2006. 103 с.
2	Программирование микропроцессоров семейства INTEL 80x86: лабораторный практикум / Чуваш. гос. ун-т им. И. Н. Ульянова ; Андреева А. А., Горянкин А. В., Кирпиков О. В., Лапшин Н. Ю. ; науч. ред. Андреева А. А. Чебоксары: ЧувГУ, 1996. 143..
3	Юров В. И. Assembler: [учебное пособие для вузов по направлению "Информатика и вычислительная техника"] / Юров В. И. - 2-е изд. - СПб.: Питер, 2011. 636 с. (и др. года изд.)
4	Авдеев В.А. Периферийные устройства. Интерфейсы, схемотехника, программирование [Электронный ресурс] / В.А. Авдеев. — Электрон. текстовые данные. — Саратов: Профобразование, 2017. — 848 с. — 978-5-4488-0053-5. — Режим доступа: http://www.iprbookshop.ru/63578.html

к перечню информационных технологий, включая перечень программного обеспечения и информационных справочных систем

№ п/п	Наименование рекомендуемого ПО	Условия доступа/скачивания
1.	Microsoft Visual Studio	свободное лицензионное соглашение: https://visualstudio.microsoft.com/ru/free-developer-offers/
2.	Microsoft Windows	из внутренней сети университета (договор)
3.	Microsoft Office	
4.	Система программирования на языке ассемблера masm	свободное лицензионное соглашение https://visualstudio.microsoft.com/ru/free-developer-offers/
5.	Эмулятор операционной системы MS-DOS	свободное лицензионное соглашение http://www.dosbox.com/download.php?main=1

Декан факультета



А.В. Щипцова