

Список рекомендуемой литературы по дисциплине «ЭВМ и периферийные устройства»

№	РЕКОМЕНДУЕМАЯ ОСНОВНАЯ ЛИТЕРАТУРА	Наличие в библ. ЧГУ
1.	Новожилов, О.П. Архитектура ЭВМ и вычислительных систем: учебник для вузов / О. П. Новожилов. 2-е изд., испр. и доп. Москва: Издательство Юрайт, 2024. 505 с. (Высшее образование). ISBN 978-5-534-20365-3. Текст: электронный // Образовательная платформа Юрайт [сайт]. URL: https://urait.ru/bcode/558011 .	
2.	Толстобров, А. П. Архитектура ЭВМ: учебное пособие для вузов / А.П. Толстобров. 3-е изд., перераб. и доп. Москва: Издательство Юрайт, 2024. 162 с. (Высшее образование). ISBN 978-5-534-16839-6. Текст: электронный // Образовательная платформа Юрайт [сайт]. URL: https://urait.ru/bcode/543005	
3.	Таненбаум Э. Архитектура компьютера. 5-е изд. СПб.: Питер, 2007. 843 с.; 6-е изд. СПб.: Питер, 2019. 816 с.	21 Э
4.	Авдеев В. А. Периферийные устройства. Интерфейсы, схемотехника, программирование. М.: ДМК Пресс, 2016. 848 с.	
5.	Несвижский В. Программирование аппаратных средств в Windows. СПб.: ВHV-Петербург, 2008. 528 с.	
6.	Брэй Б. Микропроцессоры Intel: 8086/8088...80486, Pentium. СПб: ВHV-Петербург, 2005. 1328 с.	10 Э
7.	Зубков С.В. Assembler для DOS, Windows и UNIX. М.: ДМК Пресс, 2017. 640 с.	1/Э
8.	Юров В. И. Assembler: [учебное пособие для вузов по направлению "Информатика и вычислительная техника"] / Юров В. И. - 2-е изд. - СПб.: Питер, 2011. 636 с. (и др. года изд.)	51 Э

9.	Пирогов В.Ю. Ассемблер для Windows. СПб: BHV-Петербург, 2011. 864 с.	Э
10.	Аблязов Р. Программирование на ассемблере на платформе x86-64. М.: ДМК Пресс, 2016. 302 с. Аблязов Р.З. Программирование на ассемблере на платформе x86-64 / Аблязов Р.З. Саратов: Профобразование, 2019. 301 с. ISBN 978-5-4488-0117-4. Текст: электронный // Электронно-библиотечная система IPR BOOKS: [сайт]. URL: https://www.iprbookshop.ru/88005.html . Режим доступа: для авторизир. пользователей	Э
11.	Гуй, Йо Ван. Программирование на ассемблере x64. От начального уровня до профессионального использования AVX. М.: ДМК Пресс, 2021. – 332 с.	
12.	Куссвюрм, Д. Профессиональное программирование на ассемблере x64 с расширениями AVX, AVX2 и AVX-512. М.: ДМК Пресс, 2021. – 626 с.	
13.	Иванова, Г. С. Лабораторный практикум по программированию на языке ассемблера в операционной системе Linux: учебно-методическое пособие / Г.С. Иванова, Т. Н. Ничушкина. Москва: Издательство МГТУ, 2022. 56 с.	
14.	Intel® 64 and IA-32 Architectures Developer's Manual [Электронный ресурс]. – Электрон. текстовые дан. – Режим доступа: https://www.intel.ru/content/www/ru/ru/architecture-and-technology/64-ia-32-architectures-software-developer-vol-1-manual.html	
15.	Руководство программиста по архитектуре AMD64, тома 1-5 [Электронный ресурс]. – Официальный сайт. – Режим доступа: https://www.amd.com/system/files/TechDocs/40332.pdf	

	МЕТОДИЧЕСКИЕ ПОСОБИЯ И УКАЗАНИЯ	
1	Андреева А.А. и др. Программирование микропроцессоров семейства Intel 80x86: Лабораторный практикум. Чуваш. ун-т, Чебоксары, 1996. 144 с.	165 Э
2	Андреева А.А. и др. Программирование на языке ассемблера в операционной системе Windows: лаб. практикум. Чебоксары: Изд-во Чуваш. ун-та, 2006. 104 с.	171 Э
3	Андреева А.А. Определение и настройка параметров компьютера: практикум / Андреева А.А., Матвеев С.В. Чебоксары: Изд-во Чуваш. ун-та, 2022. 112 с.	50
4	Изучение обработчика прерывания клавиатуры Int 9 (файл)	
5	Файловый ввод-вывод в Win32 (файл)	
6	Основные характеристики и составные части ЭВМ. Задание к ПР (файл)	
7	ЭВМ и периферийные устройства. Задание к РГР (файл)	
8	Использование системных средств BIOS и MS DOS: метод. указания к лабораторной работе. Сост. А.А. Андреева и др. Чуваш. ун-т, Чебоксары. 1996. 36 с.	100 Э
9	Андреева А. А. Системное программирование. Последовательный порт: текст лекций / Андреева А. А., Симаков А. Л., отв. ред. Андреева А. А. - Чебоксары: Изд-во Чуваш. ун-та, 2002. 60 с.	181 Э

**ПЕРЕЧЕНЬ И ГРАФИК ВЫПОЛНЕНИЯ ЛАБОРАТОРНЫХ (ЛР),
ПРОВЕРОЧНЫХ (КР) И РАСЧЕТНО-ГРАФИЧЕСКИХ РАБОТ(РГР) ПО ДИСЦИПЛИНЕ «ЭВМ
И ПЕРИФЕРИЙНЫЕ УСТРОЙСТВА»**

5 семестр

№	Лабораторные занятия	Неделя семестра
ЛР4	Создание динамических библиотек [2, раб. 4]	1
КР1	Проверочная работа по итогам четвертого семестра	2
ЛР5	Непривилегированные команды процессоров Intel x86 [1, раб. 1]	3-4
ЛР6	Защищенный режим микропроцессоров Intel x86 [1, раб. 2]	5-7
КР2	Процессоры x86. Защищенный режим	8
ЛР7	Изучение обработчика прерывания клавиатуры Int 9 [4], [8]	9-10
ЛР8	Файловый ввод-вывод в Win32 [5]	11-12
КР3	Интерфейсы и интерфейсные схемы	13
ЛР9	Ввод-вывод данных в консольных приложениях Win32 [2, раб. 2]	14-15
РГР	ЭВМ и периферийные устройства [7], [3]	Защита 13-16